

فرم طرح درس



مشخصات کلی

نام درس	آز مدارهای منطقی
تعداد واحد	1
نوع درس	عملی
نوع واحد	اصلی
دروس پیشنیاز	مدارهای منطقی
رشته و مقطع تحصیلی	مهندسی کامپیوتر - کارشناسی
تعداد ساعت	2 ساعت در هفته

سرفصل

فهرست مطالب آزمایشگاه مدار منطقی

فصل 1 - مدارهای مجتمع دیجیتال

- مقدمه
- تراشه
- خانواده های مدارهای مجتمع دیجیتال
- تکنولوژی GaAs
- روشهای نامگذاری مدارهای مجتمع دیجیتال
- روش خواندن شماره پایه های آی سی
-

فصل 2 - آزمایشگاه دیجیتال

- بررسی گیت ها
- طراحی جمع کننده ها
- طراحی جمع کننده، تفریق گر موازی دوبیتی
- پیاده سازی مدار ترکیبی با دیگر
- آشنایی با فلیپ فلاپها
- بررسی عملکرد نمایشگر 7 بخشی
- طراحی شمارنده دوبیتی
- پیاده سازی توابع منطقی با مولتی پلکسر

روش ارزشیابی			
ارزشیابی مستمر	میان ترم	پروژه درس	امتحان نهایی
8	-	4	8

مراجع	
موريس مانو طراحي ديجيتال (مدار منطقي) ، ترجمه قدرت سپيدنام انتشارات خراسان	-1
جزوه تهیه شده استاد درس	-2
	-3
	-4
	-5
	-6
	-7
	-8
	-9
	-10